

Katedra Elektroniki i Technologii Inteligentnych**Harmonogram egzaminu dyplomowego**

dla kierunku

Elektronika i Telekomunikacjaw dniu **18.02.2026 r.****sala C201**

Lp.	Godzina	Imię i nazwisko studenta Nr albumu	Komisja <i>(w kolejności: przewodniczący, promotor, recenzent)</i>
1.	12:30	36766	dr inż. Robert Wielgat dr inż. Grzegorz Szerszeń dr inż. Jacek Jasielski
2.	13:30	36350	dr inż. Jacek Jasielski dr hab. Andrzej Kołodziej, prof. AT dr inż. Robert Wielgat
3.	14:00	36765	dr inż. Jacek Jasielski dr hab. Andrzej Kołodziej, prof. AT dr inż. Robert Wielgat