

Harmonogram zajęć dla studentów II roku
Kierunek: Elektronika i telekomunikacja Semestr: letni Rok akademicki: 2025/2026

		Poniedziałek	Wtorek		Środa	Czwartek	Piątek
7	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
8	00 – 15	Lektorat języka angielskiego AII/19 mgr Marcin Głodzik s. A101			Lektorat języka angielskiego A2/10 mgr Renata Babuška s. A333	Technika mikroprocesorowa I Wykład (18 godz.) dr inż. Jacek Jasielski s. D109 9.04-11.06.2026	
	15 – 30						
	30 – 45						
	45 - 60						
9	00 - 15						
	15 - 30						
	30 – 45						
	45 - 60						
10	00 - 15				Podstawy telekomunikacji Wykład (30 godz.) dr inż. Wojciech Kołodziejcki s. C309	Anteny i propagacja fal (Wykład 15 godz. Laboratorium 15 godz.) dr hab. inż. Wiesław Ludwin, prof. AT s. C106 / C105	
	15 - 30						
	30 - 45						
	45 - 60						
11	00 - 15	Symulacja układów elektronicznych Wykład (15 godz.) Laboratorium (24 godz.) dr inż. Wojciech Kołodziejcki s. D107 10.03-9.06.2026				Podstawy przedsiębiorczości i zarządzania Ćwiczenia audytoryjne (30 godz.) (ET II + AR II/L1 + EN II) mgr Barbara Partyńska-Brzegowy s. C209	
	15 - 30						
	30 - 45						
	45 - 60						
12	00 - 15				Podstawy telekomunikacji Laboratorium (30 godz.) dr inż. Wojciech Kołodziejcki s. D109		
	15 - 30						
	30 - 45						
	45 - 60						
13	00 - 15		Podstawy automatyki Wykład (30 godz.) (EN II i ME II) dr hab. inż. Ryszard Klempka, prof. AT s. C309 3.03-12.05.2026	Podstawy automatyki Laboratorium (15 godz.) dr hab. inż. Ryszard Klempka, prof. AT s. D107 19.05-16.06.2026	Analogowe układy elektroniczne II Wykład (15 godz.) dr inż. Jacek Jasielski s. D109 4.03-8.04.2026	Technika mikroprocesorowa I Laboratorium (30 godz.) mgr inż. Łukasz Chlastawa s. D109 15.04-17.06.2026	
	15 - 30						
	30 - 45						
	45 - 60						
14	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
15	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
16	00 - 15	Analogowe układy elektroniczne II Laboratorium (21 godz.) dr inż. Jacek Jasielski s. D109 3.03-21.04.2026			Analogowe układy elektroniczne II Wykład (15 godz.) dr inż. Jacek Jasielski s. D107 15.04, 29.04, 13.05, 27.05, 10.06	Technika mikroprocesorowa I Wykład (12 godz.) dr inż. Jacek Jasielski s. D107 22.04, 6.05, 20.05, 3.06	
	15 - 30						
	30 - 45						
	45 - 60						
17	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
18	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
19	00 - 15	Ochrona własności intelektualnej Wykład (15 godz.) ETII, AR II, EN II, ME II, TZP II, IN II dr Leszek Małek ZAJĘCIA ZDALNE 28.04-16.06.2026					
	15 - 30						
	30 - 45						
	45 - 60						
20	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						

