

Harmonogram zajęć dla studentów II roku

Kierunek: **Elektronika i Telekomunikacja** Semestr: **Zimowy** Rok akademicki: **2024/2025**

		Poniedziałek	Wtorek	Środa		Czwartek	Piątek
7	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
8	00 - 15	Lektorat języka angielskiego AII/8, mgr R. Babuška s. A 333	Lektorat język włoski WII/1, mgr B. Quirino s. A 317	Lektorat języka angielskiego AII/8, mgr R, Babuška s. A 341	Lektorat języka angielskiego AII/12, mgr P. Podlasek s. A 317	Lektorat języka angielskiego AII/12, mgr P. Podlasek s. A 317	
	15 - 30						
	30 - 45						
	45 - 60						
9	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
10	00 - 15	Obwody i sygnały Lab Jednorazowo 27.01 mgr inż. D. Pękala EN II	Analogowe układy elektroniczne I Ćwiczenia tydz. B dr inż. W. Kołodziej s.D109	Optoelektronika Lab (od 6.11) mgr inż. Ł. Chlastawa s. D109	Lektorat języka włoskiego WII/1, mgr B. Quirino s. A 327	Lektorat języka włoskiego WII/1, mgr B. Quirino s. A 327	
	15 - 30						
	30 - 45						
	45 - 60						
11	00 - 15	Obwody i sygnały Lab Jednorazowo 27.01 mgr inż. D. Pękala EN II	Optoelektronika Wykład dr hab. A. Kołodziej, prof. AT s.C301	Analogowe układy elektroniczne I Laboratorium dr inż. W. Kołodziej s.D109	Obwody i sygnały Lab 7.11, 14.11, 21.11 mgr inż. D. Pękala s.D109	Obwody i sygnały Lab 7.11, 14.11, 21.11 mgr inż. D. Pękala s.D109	
	15 - 30						
	30 - 45						
	45 - 60						
12	00 - 15	Obwody i sygnały Wykład dr inż. R. Wielgat s. C212	Techniki obliczeniowe Wykład od 1.10 do 19.11 dr hab. A. Kołodziej, prof. AT s.A203	Technika cyfrowa Ćwiczenia od 20.11 mgr R. Arabik s. D109	Technika cyfrowa Wykład dr inż. J. Jasielski s. C201	Technika cyfrowa Wykład dr inż. J. Jasielski s. C201	
	15 - 30						
	30 - 45						
	45 - 60						
13	00 - 15	Obwody i sygnały Lab od 4.11 mgr inż. D. Pękala s.D109	Analogowe układy elektroniczne I Wykład dr inż. J. Jasielski s. C201	Techniki obliczeniowe Laboratorium Od 9.10 mgr inż. S. Pabian s.D109	Projektowanie modułów elektronicznych Wykład 18h / Lab 30 mgr inż. M. Witek s. D107	Projektowanie modułów elektronicznych Wykład 18h / Lab 30 mgr inż. M. Witek s. D107	
	15 - 30						
	30 - 45						
	45 - 60						
14	00 - 15	Technika cyfrowa Laboratoria od 18.11 do 20.01 mgr inż. D. Pękala/ mgr R. Arabik s. D107	Podstawy elektrotechniki II Wykład 21h / lab 24 dr inż. P. Syrek s.C202	Techniki obliczeniowe Laboratorium Od 9.10 mgr inż. S. Pabian s.D109	Projektowanie modułów elektronicznych Wykład 18h / Lab 30 mgr inż. M. Witek s. D107	Projektowanie modułów elektronicznych Wykład 18h / Lab 30 mgr inż. M. Witek s. D107	
	15 - 30						
	30 - 45						
	45 - 60						
15	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
16	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
17	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
18	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
19	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						
20	00 - 15						
	15 - 30						
	30 - 45						
	45 - 60						

UWAGA: Harmonogramy mogą ulec zmianie!